



# 超大型積體電路設計暨

## 計算機輔助設計技術研討會

The 36<sup>th</sup> VLSI Design/CAD Symposium



### 大會組織

榮譽主席：李志鵬 校長  
大會主席：鄭獻榮  
議程主席：李淑敏、施信碩、李宗哲  
出版主席：丁信文  
總務主席：張雲南、郭可驥  
註冊主席：李博明  
公關主席：郭可驥  
課程主席：謝東佑  
活動主席：陳春僑  
大會秘書：林曉婷、張婷婷

### 指導委員會

主席：張順志教授 臺灣積體電路設計學會  
委員：吳安宇教授 臺灣大學電機系  
吳誠文主委 國家科學及技術委員會  
呂良鴻教授 臺灣大學電機系  
周世傑教授 陽明交通大學電機系  
徐爵民教授 清華大學資工系  
張振豪教授 中興大學電機系  
謝明得教授 成功大學電機系  
關志達教授 臺灣大學電機系  
(依姓氏筆畫順序)

### 議程委員

方劭云 王行健 王俊堯 江介宏 江衍忠  
江蕙如 吳志峰 吳俊峯 吳建明 吳建銘  
吳崇賓 呂仁碩 呂學坤 李宇軒 李佩君  
李建模 李泰興 李進福 阮聖彰 林光浩  
林承鴻 林柏宏 林英超 林家民 林書彥  
林泰吉 林群祐 林榮彬 林鴻文 洪振傑  
洪崇智 范志勝 范育成 夏 勤 翁峻鴻  
高少谷 張永嘉 張裕鑫 張鴻基 梁新聰  
盛 鋒 許鈞璵 郭建宏 郭柏佑 陳元賀  
陳世綸 陳聿廣 陳宏明 陳佳宏 陳坤志  
陳俊達 陳冠宏 陳勇志 陳建中 陳柏宏  
陳盈如 陳景然 陳朝烈 陳筱青 彭明瑞  
彭盛裕 溫宏斌 湯松年 黃世旭 黃育賢  
黃俊郎 黃柏蒼 黃尊禧 黃朝宗 黃雅存  
楊家驥 廖育德 管延城 劉一字 劉宗德  
劉建男 劉靖家 蔡宗亨 蔡家齊 鄭光偉  
鄭良加 鄭湘琦 鄭維凱 賴以威 賴伯承  
賴信志 薛雅馨 謝東璇 鍾勇輝 魏一勤  
羅有龍  
(依姓氏筆畫順序)

### 主辦及贊助單位

主辦單位 臺灣積體電路設計學會(TICD)  
指導單位 教育部資訊及科技教育司  
承辦單位 國立中山大學資訊工程學系  
國立中山大學電機工程學系  
國立中山大學積體電路設計研究所  
協辦單位 國立中山大學南區促進產業發展研究中心  
中央研究院資訊科學研究所  
國科會工程處工程科技推展中心  
財團法人工業技術研究院  
國研院台灣半導體研究中心  
教育部跨域智慧晶片設計整合推動聯盟

## ABC-DRIVEN COMPUTING

2025/8/5 - 8/8

高雄萬豪酒店

第36屆超大型積體電路設計暨計算機輔助設計技術研討會(VLSI Design/CAD Symposium) 謹訂於2025年8月5日至2025年8月8日假高雄萬豪酒店舉辦。本屆大會主題為「ABC-Driven Computing」，依研究主題分為三大領域23個子領域，公開徵求各界稿件。除了口頭/海報論文發表及短期課程外，大會將邀請多位產學界菁英，就當前積體電路設計及計算機輔助設計在融合人工智慧(AI)、大數據(Big Data)與雲端(Cloud)的ABC科技時代所面臨的新挑戰、新議題進行專題演講。同時安排一系列設計與量測前瞻技術論壇、學術與職涯規劃座談會及各項動態展示等活動，期盼促進學術與產業間的深度交流與合作。

2025/5/26 2025/5/29

2025/6/4

論文投稿截止日

2025/6/18

2025/6/25

論文接受通知日

\*論文投稿截止第二次延長期限至6/4，請把握最後期限，踴躍投稿。

獲選Best Papers 將推薦至 **IJEE Special Issue**

論文投稿主題

Analog & RF

Digital & System

EDA & Testing

- Analog Circuits and Sensor Interfaces
- Data Converters
- Imagers, Displays, Memory, MEMS and Biomedical Circuits
- Lab-on-a-Chip, Silicon Photonic, and Quantum Computing Circuits
- Power Electronic Circuits and Systems
- PLLs/DLLs and Wireline Transceivers
- RF/mm-Wave Circuits and Wireless Transceivers
- Artificial Intelligence Circuits and Systems, Neuromorphic Hardware
- Baseband Signal Processing ICs, Communication & IoT Systems
- Biomedical, Bioinformatics, Biometrics, and Healthcare Systems
- B5G system, Satellite Communications, and Edge/Cloud Computing
- Digital Signal Processing ICs, Image/Visual & Multimedia Systems
- Low-Power Logic, Arithmetic Circuits, and Hardware Security
- Memory Hardware Circuits and GPU/NPU systems
- Multi-core Systems, Network on Chip, and Embedded SOC Systems
- AI/LLM & Big Data-driven System/Logic/Physical-Level (APR) Modeling/Fault Modeling/Synthesis/Optimization/Verification
- Design for Hardware Security/Test/Reliability/Manufacturing
- EDA/Testing for Automotive Electronics, Green and Energy Systems
- EDA/Testing for Lab-on-a-Chip, Microfluidic Biochip
- High-Performance/Cloud/Edge Computing
- Mixed-Signal /RF/Memory/MEMS EDA & Test
- Nano/Giga Scale/Emerging EDA & Test Tools
- SiP/SoC/2.5 & 3D IC EDA & Test for PPA Optimization

