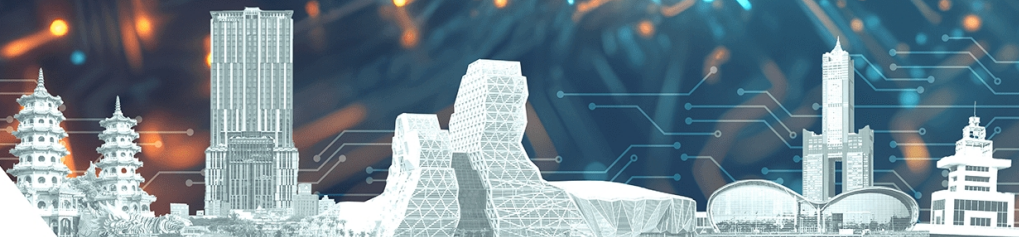
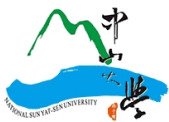


36

超大型積體電路設計暨

計算機輔助設計技術研討會

The 36th VLSI Design/CAD Symposium

指導委員會

主席：張順志教授 臺灣積體電路設計學會

委員：吳宇安教授 臺灣大學電機系
 吳誠文主委 國家科學及技術委員會
 呂良鴻教授 臺灣大學電機系
 周世傑教授 陽明交通大學電機系
 徐爵民教授 清華大學資工系
 張振豪教授 中興大學電機系
 謝明得教授 成功大學電機系
 關志達教授 臺灣大學電機系
 (依姓氏筆畫順序)

大會組織

榮譽主席：李志鵬 校長
 大會主席：鄭獻榮
 議程主席：李淑敏、施信毓、李宗哲
 出版主席：丁信文
 總務主席：張雲南、郭可驥
 註冊主席：李博明
 公關主席：郭可驥
 課程主席：謝東佑
 活動主席：陳春僊
 大會秘書：林曉好、張婷婷

議程委員

方劭云 王俊堯 江蕙如
 吳志峰 吳俊豪 吳建明
 吳崇賓 呂仁碩 呂學坤
 李宇軒 李佩君 李進福
 阮聖彰 林光浩 林承鴻
 林柏宏 林英超 林書彥
 林泰吉 林群祐 林榮彬
 林鴻文 洪振傑 范志鵬
 夏勤 翁峻鴻 高少谷
 張裕鑫 張鴻基 梁新聰
 盛鐸 許鈞瓏 郭建宏
 陳元賀 陳世倫 陳聿廣
 陳坤志 陳勇志 陳建中
 陳盈如 陳景然 陳朝烈
 彭朋瑞 彭盛裕 溫宏斌
 湯松年 黃世旭 黃育賢
 黃柏蒼 黃朝宗 楊家驥
 廖育德 管延城 劉一宇
 劉宗德 劉建男 蔡佩芸
 蔡宗亨 蔡家齊 鄭光偉
 鄭湘筠 鄭維凱 賴以威
 賴伯承 賴信志 鍾勇輝
 魏一勤 羅有龍
 (依姓氏筆畫順序)

論文投稿主題

Analog & RF

EDA & Testing

Digital & System

- Analog Circuits and Sensor Interfaces
- Data Converters
- Power Electronic Circuits and Systems
- PLLs/DLLs and Wireline Transceivers
- RF/mm-Wave Circuits and Wireless Transceivers
- Imagers, Displays, Memory, MEMS and Biomedical Circuits
- Lab-on-a-Chip, Silicon Photonic, and Quantum Computing Circuits
- AI/LLM & Big Data-driven System/Logic/Physical-Level (APR) Modeling/Fault Modeling/Synthesis/Optimization/Verification
- High-Performance/Cloud/Edge Computing
- Design for Hardware Security/Test/Reliability/Manufacturing
- SiP/SoC/2.5 & 3D IC EDA & Test for PPA Optimization
- Mixed-Signal /RF/Memory/MEMS EDA & Test
- Nano/Giga Scale/Emerging EDA & Test Tools
- EDA/Testing for Lab-on-a-Chip, Microfluidic Biochip
- EDA/Testing for Automotive Electronics, Green and Energy Systems
- Low-Power Logic, Arithmetic Circuits, and Hardware Security
- Multi-core Systems, Network on Chip, and Embedded SOC Systems
- Baseband Signal Processing ICs, Communication & AIoT Systems
- Artificial Intelligence Circuits and Systems, Neuromorphic Hardware
- Digital Signal Processing ICs, Image/Visual & Multimedia Systems
- B5G system, Satellite Communications, and Edge/Cloud Computing
- Memory Hardware Circuits and GPU/NPU systems
- Biomedical, Bioinformatics, Biometrics, and Healthcare Systems

ABC-DRIVEN COMPUTING

2025/8/5-8/8

高雄萬豪酒店

第36屆超大型積體電路設計暨計算機輔助設計技術研討會(VLSI Design/CAD Symposium) 謹訂於2025年8月5日至2025年8月8日假高雄萬豪酒店舉辦。本屆大會主題為「ABC-Driven Computing」，依研究主題分為三大領域23個子領域，公開徵求各界稿件。除了口頭/海報論文發表及短期課程外，大會將邀請多位產學界菁英，就當前積體電路設計及計算機輔助設計在融合人工智慧(AI)、大數據(Big Data)與雲端(Cloud)的ABC科技時代所面臨的新挑戰、新議題進行專題演講。同時安排一系列設計與量測前瞻技術論壇、學術與職涯規劃座談會及各項動態展示等活動，期盼促進學術與產業間的深度交流與合作。

2025/5/26

論文投稿截止日

2025/6/18

論文接收通知日

獲選Best Papers 將推薦至IJEE Special Issue